特許協力条約



PCT

国際予備審査報告

(法第12条、法施行規則第56条) 【PCT36条及びPCT規則70]

出願人又は代理人 の 告類記号 380300049W01	今後の手続きについては、国際予備審査報告の送付通知 (様式PCT/ IPEA/416) を参照すること。		
国際出願番号 PCT/JP03/08434	国際出願日 (日.月.年) 03.07.2003 (日.月.年)		
国際特許分類 (IPC) Int.Cl.' G06K19/07, 19/077, G06F3/06, 3/08			
出願人(氏名又は名称) 株式会社ルネサステクノロジ			
1. 国際予備審査機関が作成したこの国際予備審査報告を法施行規則第57条 (PCT36条) の規定に従い送付する。 2. この国際予備審査報告は、この表紙を含めて全部で 6 ページからなる。			
× この国際予備審査報告には、附属書類、つまり補正されて、この報告の基礎とされた及び/又はこの国際予備審査機関に対してした訂正を含む明細書、請求の範囲及び/又は図面も添付されている。 (PCT規則70.16及びPCT実施細則第607号参照) この附属書類は、全部で ページである。			
3. この国際予備審査報告は、次の内容を含む。			
I × 国際予備審査報告の基礎			
Ⅱ □ 優先権・			
Ⅲ			
IV × 発明の単一性の欠如	·		
V × PCT35条(2)に規定す	る新規性、進歩性又は産業上の利用可能性についての見解、それを裏付けるため		
の文献及び説明 VI bる種の引用文献	·		
VII 国際出願の不備			
Vii 国際出願に対する意見			

国際予備審査の請求書を受理した日 03.07.2003	国際予備審査報告を作成した日 06.04.2004
名称及びあて先 日本国特許庁(IPEA/JP) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官(権限のある職員) 5B 2943 前田 浩
	電話番号 03-3581-1101 内線 3545

1. 国際予備審査報告の基礎	
1. この国際予備審査報告は下記の出願審類に基づい 応答するために提出された差し替え用紙は、この PCT規則70.16,70.17)	、て作成された。(法第6条(PCT14条)の規定に基づく命令に D報告番において「出願時」とし、本報告番には添付しない。
出願時の国際出願事類	
明細書 第 ペ	ージ、 出願時に提出されたもの ージ、 国際予備審査の請求 ひと共に提出されたもの ージ、 付の 書簡と共に提出されたもの
X 請求の範囲 第 2-35,38,40-44,46,49-75 項、	PCT19条の規定に基づき補正されたもの 国際予備審査の請求審と共に提出されたもの
図面 第	ージ /図 、 出願時に提出されたもの ´ ージ/図、 国際予備審査の請求審と共に提出されたもの ージ/図、 付の 審簡と共に提出されたもの
明細書の配列表の部分 第ペー	ージ、 出願時に提出されたもの ージ、 国際予備審査の請求書と共に提出されたもの ージ、 付の書簡と共に提出されたもの
2. 上記の出願書類の言語は、下記に示す場合を除く	ほか、この国際出願の言語である。
上記の啓類は、下記の官語である	_ 語である。
■ 国際調査のために提出されたPCT規則23.■ PCT規則48.3(b)にいう国際公開の言語■ 国際予備審査のために提出されたPCT規則	
	を含んでおり、次の配列表に基づき国際予備審査報告を行った。
□ この国際出願に含まれる書面による配列表 □ この国際出願と共に提出された磁気ディスク □ 出願後に、この国際予備審査(または調査) □ 出願後に、この国際予備審査(または調査) □ 出願後に提出した書面による配列表が出願時 書の提出があった	7 による配列表
4. 補正により、下記の告類が削除された。	·**
図面 図面の第	ページ/図
5. この国際予備審査報告は、補充欄に示したように れるので、その補正がされなかったものとして代 記1. における判断の際に考慮しなければならず	こ、補正が出願時における開示の範囲を越えてされたものと認めら 作成した。(PCT規則70.2(c) この補正を含む差し替え用紙は上 ず、本報告に添付する。)
	·

IV. 発明の単一性の欠如
1. 請求の範囲の減縮又は追加手数料の納付の求めに対して、出願人は、
間求の範囲を減縮した。 ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・
□ 追加手数料を納付した。
」 追加手数料の納付と共に異職を申立てた。

2. × 国際予備審査機関は、次の理由により発明の単一性の要件を満たしていないと判断したが、PCT規則68.1の規定に従い、請求の範囲の減縮及び追加手数料の納付を出願人に求めないこととした。
3. 国際予備審査機関は、PCT規則13.1、13.2及び13.3に規定する発明の単一性を次のように判断する。
□ 満足する。
× 以下の理由により満足しない。
請求の範囲1-44, 46は、インターフェースコントローラとセキュリティーコントローラとを有するマルチファンクションカードデバイスに関するものである。
請求の範囲49-62は、アンテナを有する半導体カードデバイスに関する ものである。
請求の範囲63-71は、半導体カードデバイスの外部端子に関するもので ある。
請求の範囲72-75は、半導体集積回路に関するものである。
·
. *
4. したがって、この国際予備審査報告曹を作成するに際して、国際出願の次の部分を、国際予備審査の対象にした。
× すべての部分
□ 請求の範囲 に関する部分

V. 新規性、進歩性又は産業上の利用可能性についての法第12条(PCT35条(2))に定める見解、それを裏付ける 文献及び説明

1. 見解

新規性 (N)

請求の範囲 <u>5-9, 11, 14-35, 40-44, 46, 49-75</u> 有 請求の範囲 <u>1-4, 10, 12, 13, 36-39</u> 無

進歩性 (IS)

請求の範囲 <u>6-9, 11, 41-44, 46, 49-75</u> 有 請求の範囲 1-5, 10, 12-40 無

産業上の利用可能性 (IA)

 請求の範囲
 1-44, 46, 49-75
 有

 請求の範囲
 無

2. 文献及び説明 (PCT規則70.7)

文献 1: WO 2001/084490 A1 (株式会社日立製作所,株式会社日立超エル・エス・アイ・システムズ), 2001.11.08

文献 2: JP 2002-351623 A (富士通株式会社), 2002.12.06

請求の範囲1-4

文献1には、請求の範囲1-4に記載されたマルチファンクションカードデバイスの構成が記載されている。

請求の範囲5

文献2の第【0027】-【0030】段落及び図3には、内部アンテナを有するICカードの構成が記載されており、これを文献1に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の範囲6-9

内部アンテナと外部アンテナをセキュリティーコントローラに選択的に接続することは、国際調査報告に引用されたいずれの文献にも記載されておらず、当業者にとって自明なものでもない。

請求の範囲10

文献1には、請求の範囲10に記載されたマルチファンクションカードデバイスの 構成が記載されている。

請求の範囲11

セキュリティーコントローラの電源供給を遮断することは、国際調査報告に引用されたいずれの文献にも記載されておらず、当業者にとって自明なものでもない。

請求の範囲12,13

文献1には、請求の範囲12,13に記載されたマルチファンクションカードデバイスの構成が記載されている。

請求の範囲14

分割グランドパターンは周知の技術であり、これを文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

補充棚 (いずれかの欄の大きさが足りない場合に使用すること)

第 V.2 欄の続き

請求の範囲15

半導体チップをフェライトプレート上にスタックすることは周知の技術であり、これを文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の範囲16

フェライトプレートをフェライトチップ、塗布されたフェライトペースト、貼りつけられたフェライトフィルムとすることは周知の技術であり、これを文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の範囲17

デンテナの中央部にフェライトプレートを配置することは周知の技術であり、これを文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の範囲18

半導体チップをアンテナの側方に配置し金属キャップで覆うことは周知の技術であり、これを文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の範囲19

アンデナをコイルパターンまたは巻線コイルで形成することは周知の技術であり、 これを文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の節用20

アンテナを誘電体アンテナチップにすること、及びフェライトプレートにスタックすることは周知の技術であり、これを文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の範囲21

※半導体チップをフェライトプレート上に誘電体アンテナチップのスタック面とは反対側にスタックすることは当業者が適宜選択し得た程度の設計事項である。

請求の範囲22

外部接続端子をキャップで覆うこと、及びキャップをフェライト混合キャップ又は 金属キャップとすることは周知の技術であり、これを文献1及び2に記載されたマル チファンクションカードデバイスに採用することは当業者が容易なし得たことであ る。

請求の範囲23

外部接続端子をケーシングで覆うこと、半導体チップをフェライトプレート上にスタックすること、及びアンテナの受信面とは反対側に電磁シールドを設けることは周知の技術であり、これを文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の範囲24

電磁シールドを請求の範囲24の構成とすることは周知の技術であり、これを文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

補充欄 (いずれかの欄の大きさが足りない場合に使用すること)

第 V.2 欄の続き

請求の範囲25

ケーシングを請求の範囲25の構成とすることは周知の技術であり、これを文献1 及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の範囲26

アンデナに同調用コンデンサを付けることは周知の技術であり、これを文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の範囲27

同調用コンデンサを請求の範囲24の構成とすることは周知の技術であり、これを 文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当 業者が容易なし得たことである。

請求の範囲28-35

マルチファンクションカードデバイスの端子部を請求の範囲28-35の構成とすることは周知の技術であり、これを文献1及び2に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の範囲36-39

文献1には、請求の範囲36-39に記載されたマルチファンクションカードデバイスの構成が記載されている。

請求の範囲40

文献3の第【0027】-【0030】段落及び図3には、内部アンテナを有するICカードの構成が記載されており、これを文献1に記載されたマルチファンクションカードデバイスに採用することは当業者が容易なし得たことである。

請求の範囲41-44

内部アンテナと外部アンテナをセキュリティーコントローラに選択的に接続することは、国際調査報告に引用されたいずれの文献にも記載されておらず、当業者にとって自明なものでもない。

請求の範囲46

セキュリティーコントローラの電源供給を遮断することは、国際調査報告に引用されたいずれの文献にも記載されておらず、当業者にとって自明なものでもない。

請求の範囲49-71

請求の範囲49-71の半導体カードデバイスの構成は、国際調査報告に引用されたいずれの文献にも記載されておらず、当業者にとって自明なものでもない。

請求の範囲72-75

請求の範囲 72-75の半導体集積回路の構成は、国際調査報告に引用されたいずれの文献にも記載されておらず、当業者にとって自明なものでもない。